# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-150266

(43)Date of publication of application: 02.06.1998

(51)Int.CI.

H05K 3/46 H01L 23/12

(21)Application number: 08-304907

(71)Applicant : KYOCERA CORP

(22)Date of filing:

15.11.1996

(70)

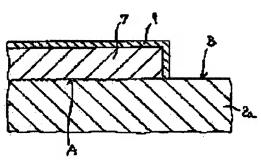
(72)Inventor: YONEDA CHIKAFUMI

## (54) MULTILAYER INTERCONNECTION BOARD

### (57)Abstract:

PROBLEM TO BE SOLVED: To make bonding pads bond firmly to an uppermost organic resin insulating layer and to make sure an electrical insulation between the bonding pads by a method wherein the surface roughness of the regions, whereon the bonding pads are formed, by uppermost organic resin insulating layer is specified.

SOLUTION: The roughness of the regions A, on where bonding pads 7 are formed, of the upper surface of an uppermost organic resin insulating layer 2a is formed into a roughness of 0.05μm≤Ra≤5μm in the mean roughness of the roughness in and on the center line of the upper surface and the roughness of the other regions B of the upper surface of the layer 2a is formed into a roughness of Ra<5μ m. Owing to this, the bonding area of the layer 2a to the pads 7 is increased, the bonding strength of the pads 7 to the layer 2a becomes a strong one, electrodes on a semiconductor element and the like are made to bond to the pads 7 reliably and firmly and it becomes possible to connect an electronic component, such as the semiconductor element, to thin film wiring conductors reliably and electrically.



**LEGAL STATUS** 

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

## (19)日本国特許庁 (JP)

## (12) 公開特許公報(A)

### (11)特許出願公開番号

# 特開平10-150266

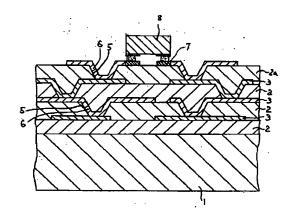
(43)公開日 平成10年(1998)6月2日

(51) Int.Cl. <sup>6</sup>	識別記号	FI				
H05K 3/4	•	H05K 3	R/AG		E	
		noon o	0, 10	N Q		
H01L 23/12	2	H01L 23	HO 1 L 23/12 N			
		審査請求	未請求	請求項の数 1	OL (	全 6 頁)
(21)出願番号	特顧平8-304907	(71) 出顧人	000006633			
			京セラを	株式会社		
(22)出顧日	平成8年(1996)11月15日		京都府京都市山科区東野北井ノ上町5番地			
			の22			
		(72)発明者	米田 着	史		
			鹿児島県	国分市山下町	番1号	京セラ株
			式会社庭	即島国分工場内	<b>J</b>	
	•					
		1				

#### (54) 【発明の名称】 多層配線基板

### (57)【要約】

【課題】ボンディングバッド間に電気的短絡が発生し、 配線基板としての機能が喪失してしまう。



#### 【特許請求の範囲】

【請求項1】基板上に、有機樹脂絶縁層と薄膜配線導体とを交互に積層するとともに上下に位置する薄膜配線導体を有機樹脂絶縁層に設けたスルーホール導体を介して電気的に接続してなり、最上層の有機樹脂絶縁層上面に、前記薄膜配線導体と電気的に接続し、外部の電子部品が接続される複数のボンディングパッドを設けて成る多層配線基板であって、前記ボンディングパッドはその表面に無電解めっき法により耐蝕性金属膜が被着されており、かつ最上層の有機樹脂絶縁層のボンディングパッドが形成されている領域の表面粗さが中心線平均粗さ(Ra)で0.05μm≦Ra≦5μm、その他の領域の表面粗さが中心線平均粗さ(Ra)でRa<5μmであることを特徴とする多層配線基板。

#### 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、多層配線基板に関し、より詳細には混成集積回路装置や半導体素子を収容する半導体素子収納用パッケージ等に使用される多層配線基板に関するものである。

[0002]

【従来の技術】従来、混成集積回路装置や半導体素子収納用パッケージ等に使用される多層配線基板はその配線 導体がMo-Mn法等の厚膜形成技術によって形成されている。

【0003】 CのMo-Mn法は通常、タングステン、モリブデン、マンガン等の高融点金属粉末に有機溶剤、溶媒を添加混合し、ベースト状となした金属ベーストを生セラミック体の外表面にスクリーン印刷法により所定パターンに印刷塗布し、次にこれを複数枚積層するとともに還元雰囲気中で焼成し、高融点金属粉末と生セラミック体とを焼結一体化させる方法である。

【0004】なお、前記配線導体が形成されるセラミック体としては通常、酸化アルミニウム質焼結体やムライト質焼結体等の酸化物系セラミックス、或いは表面に酸化物膜を被着させた窒化アルミニウム質焼結体や炭化珪素質焼結体等の非酸化物系セラミックスが使用される。い、【0005】しかしながら、このMo-Mn法を用いて配線導体を形成した場合、配線導体は金属ベーストをスクリーン印刷することにより形成されることから微細化40た。が困難で、配線導体を高密度に形成することができないという欠点を有していた。

【0006】そこで、上記欠点を解消するために配線導体を従来周知の厚膜形成技術により形成するのに代えて 微細化が可能な薄膜形成技術を用いて高密度に形成した 多層配線基板が使用されるようになってきた。

【0007】かかる配線導体を薄膜形成技術により形成 した多層配線基板は、酸化アルミニウム質焼結体から成 るセラミックスやガラス繊維を織り込んだガラス布にエ ポキシ樹脂を含浸させて形成されるガラスエポキシ樹脂 50 等から成る基板の上面にスピンコート法及び熱硬化処理によって形成されるエポキシ樹脂等の有機樹脂から成る絶縁層と、銅やアルミニウム等の金属を無電解めっき法や蒸着法等の薄膜形成技術及びフォトリソグラフィー技術を採用することによって形成される薄膜配線導体とを交互に積層させるとともに、上下に位置する薄膜配線導体を存機樹脂絶縁層に設けたスルーホール導体を介して電気的に接続させた構造を有しており、最上層の有機樹脂絶縁層の上面には前記薄膜配線導体と電気的に接続するボンディングバッドが形成されており、該ボンディングバッドに半導体素子等の能動部品や容量素子、抵抗器等の受動部品から成る電子部品の電極が熱圧着等により接合され、これによって薄膜配線導体に半導体素子等が電気的に接続されるようになっている。

【0008】なお、前記多層配線基板においてはボンディングパッドが大気中に含まれ水分等によって酸化腐食を受けるのを有効に防止するため、一般にボンディングパッドの表面にはニッケルや金等から成る耐蝕性に優れた金属が無電解めっき法により被着されている。また前20 記ボンディングパッドは半導体素子や容量素子等の電子部品を熱圧着等により接合する際、熱圧着等の応力によって有機樹脂絶縁層より剥離するのを有効に防止するため最上層の有機樹脂絶縁層の表面には予めエッチング法等により粗面加工が施されており、最上層の有機樹脂絶縁層の表面を中心線平均粗さ(Ra)で0.1μm≦Raとし、最上層の有機樹脂絶縁層とボンディングパッドの接合面積を広くしてボンディングパッドの接合面積を広くしてボンディングパッドの接合強度を強いものとしている。

[0009]

【発明が解決しようとする課題】しかしながら、この有機樹脂絶縁層と薄膜配線導体を交互に積層して成る多層配線基板は、最上層の有機樹脂絶縁層の表面粗さが中心線平均粗さ(Ra)で0.1 μ m ≤ Raと粗いことからボンディングパッドの表面にニッケルや金等の耐蝕性に優れた金属を無電解めっき法により被着させる際、耐蝕性金属が最上層の有機樹脂絶縁層表面にも被着してしまい、該有機樹脂絶縁層表面に被着した耐蝕性金属によってボンディングパッド間が電気的に短絡し、多層配線基板としての機能が喪失してしまうという欠点を誘発した

【0010】本発明は上述の欠点に鑑み案出されたもので、その目的は配線導体を薄膜形成技術により形成し、配線導体を高密度に形成するのを可能とするとともに薄膜配線導体と電気的に導通している各々のボンディングパッド間の電気的絶縁を確実とし、各ボンディングパッドに半導体素子や容量素子等の電極を確実、強固に接合させ、半導体素子等の電子部品を薄膜配線導体に確実に電気的接続することができる多層配線基板を提供することにある。

0 [0011]

3

【課題を解決するための手段】本発明は、基板上に、有 機樹脂絶縁層と薄膜配線導体とを交互に積層するととも に上下に位置する薄膜配線導体を有機樹脂絶縁層に設け たスルーホール導体を介して電気的に接続してなり、最 上層の有機樹脂絶縁層上面に、前記薄膜配線導体と電気 的に接続し、外部の電子部品が接続される複数のボンデ ィングパッドを設けて成る多層配線基板であって、前記 ボンディングパッドはその表面に無電解めっき法により 耐蝕性金属膜が被着されており、かつ最上層の有機樹脂 絶縁層のボンディングパッドが形成されている領域の表 面粗さが中心線平均粗さ (Ra) で0.05 μ m ≤ Ra ≦5 μm、その他の領域の表面粗さが中心線平均粗さ (Ra) でRa < 5 µmであることを特徴とするもので

【0012】本発明の多層配線基板によれば、絶縁基板 上に薄膜形成技術によって配線を形成したことから配線 の微細化が可能となり、配線を極めて高密度に形成する ことが可能となる。

【0013】また本発明の多層配線基板よれば、最上層 の有機樹脂絶縁層のボンディングバッドが形成されてい る領域の表面粗さを中心線平均粗さ(Ra)で0.05  $\mu$  m  $\leq$  R a  $\leq$  5  $\mu$  m、その他の領域の表面粗さを中心線 平均粗さ(Ra)でRa<5μmとしたことから最上層 の有機樹脂絶縁層にボンディングバッドを強固に接合さ せるこができるとともにボンディングバッドの表面に耐 蝕性の金属を無電解めっき法により被着させる際、最上 層の有機樹脂絶縁層表面に耐蝕性金属が被着しボンディ ングバッド間が電気的に短絡することはなく、これによ って各ボンディングパッド間の電気的絶縁を確実とし、 各ボンディングパッドに半導体素子や容量素子等の電極 30 を確実、強固に接合させ、半導体素子等の電子部品を薄 膜配線導体に確実に電気的接続することが可能となる。

【発明の実施の形態】次に、本発明を添付図面に基づき 詳細に説明する。図1及び図2は、本発明の多層配線基 板の一実施例を示し、1は基板、2は有機樹脂絶縁層、 3は薄膜配線導体である。

【0015】前記基板1はその上面に有機樹脂絶縁層2 と薄膜配線導体3とから成る多層配線部4が配設されて おり、該多層配線部4を支持する支持部材として作用す 40 る。

【0016】前記基板1は酸化アルミニウム質焼結体や ムライト質焼結体等の酸化物系セラミックス、或いは表 面に酸化アルミニウムや酸化珪素等の酸化物膜を有する 窒化アルミニウム質焼結体、炭化珪素質焼結体等の非酸 化物系セラミックス、更にはガラス繊維を織り込んだ布 にエボキシ樹脂を含浸させたガラスエボキシ樹脂等の電 気絶縁材料で形成されており、例えば、酸化アルミニウ ム質焼結体で形成されている場合には、アルミナ、シリ カ、カルシア、マグネシア等の原料粉末に適当な有機溶 50 り剥離させ除去することによって行われる。

剤、溶媒を添加混合して泥漿状となすとともにこれを従 来周知のドクターブレード法やカンダーロール法等を採 用することによってセラミックグリーンシート (セラミ ック生シート)を形成し、しかる後、前記セラミックグ リーンシートに適当な打ち抜き加工を施し、所定形状と なすとともに髙温(約1600℃)で焼成することによ って、或いはアルミナ等の原料粉末に適当な有機溶剤、 溶媒を添加混合して原料粉末を調整するとともに該原料 粉末をプレス成形機によって所定形状に成形し、最後に 前記成形体を約1600℃の温度で焼成することによっ て製作され、またガラスエポキシ樹脂から成る場合は、 例えばガラス繊維を織り込んだ布にエポキシ樹脂の前駆 体を含浸させるとともに該エポキシ樹脂前駆体を所定の 温度で熱硬化させることによって製作される。

【0017】また前記基板1はその上面に有機樹脂絶縁 層2と薄膜配線導体3とが交互に多層に積層されて形成 される多層配線部4が配設されており、該多層配線部4 を構成する有機樹脂絶縁層2は上下に位置する薄膜配線 導体3の電気的絶縁をはかる作用をなし、また薄膜配線 導体3は電気信号を伝達するための伝達路として作用す

【0018】前記多層配線部4の有機樹脂絶縁層2は、 エポキシ樹脂、ビスマレイミドポリアジド樹脂、ポリフ ェニレンエーテル樹脂、ふっ素樹脂等の有機樹脂から成 り、例えば、エポキシ樹脂からなる場合、ビスフェノー ルA型エポキシ樹脂、ノボラック型エポキシ樹脂、グリ シジルエステル型エポキシ樹脂等にアミン系硬化剤、イ ミダゾール系硬化剤、酸無水物系硬化剤等の硬化剤を添 加混合してペースト状のエポキシ樹脂前駆体を得るとと もに該エポキシ樹脂前駆体を基板1の上部にスピンコー ト法により被着させ、しかる後、これを80~200℃ の熱で0.5~3時間熱処理し、熱硬化させることによ って形成される。

【0019】更に前記多層配線部4の有機樹脂絶縁層2 はその各々の所定位置に最小径が有機樹脂絶縁層2の厚 みに対して約1.5倍程度のスルーホール5が形成され ており、該スルーホール5は後述する有機樹脂絶縁層2 を介して上下に位置する薄膜配線導体3の各々を電気的 に接続するスルーホール導体6を形成するための形成孔 として作用する。

【0020】前記各有機樹脂絶縁層2に設けるスルーホ ール5は例えば、各有機樹脂絶縁層2にフォトリソグラ フィー技術を採用することによって、具体的には各有機 樹脂絶縁層2上にレジスト材を塗布するとともにこれに 露光、現像を施すことによって所定位置に所定形状の窓 部を形成し、次に前記レジスト材の窓部にエッチング液 を配し、レジスト材の窓部に位置する有機樹脂絶縁層を 除去して各有機樹脂絶縁層2に穴(スルーホール)を形 成し、最後に前記レジスト材を各有機樹脂絶縁層2上よ

5

【0021】また前記各有機樹脂絶縁層2の上面には所定パターンの薄膜配線導体3が、更に各有機樹脂絶縁層2に設けたスルーホール5の内壁にはスルーホール導体6が各々配設されており、スルーホール導体6によって間に有機樹脂絶縁層2を挟んで上下に位置する各薄膜配線導体3の各々が電気的に接続されるようになっている。

【0022】前記各有機樹脂絶縁層2の上面及びスルー ホール5の内壁に配設される薄膜配線導体3及びスルー ホール導体6は銅、ニッケル、金、アルミニウム等の金 10 属材料を無電解めっき法や蒸着法、スパッタリング法等 の薄膜形成技術及びフォトリソグラフィー技術を採用す ることによって形成され、例えば、銅で形成されている 場合には、有機樹脂絶縁層2の上面及びスルーホール5 の内表面に、硫酸銅0.06モル/リットル、ホルマリ ン0.3モル/リットル、水酸化ナトリウム0.35モ ル/リットル、エチレンジアミン四酢酸0.35モル/ リットルから成る無電解銅メッキ浴を用いて厚さ1μm 乃至40μmの銅層を被着させ、しかる後、前記銅層を フォトリソグラフィー技術により所定パターンに加工す ることによって各有機樹脂絶縁層 2間、及びスルーホー ル5内壁に配設される。この場合、薄膜配線導体2及び スルーホール導体6は薄膜形成技術により形成されると とから配線の微細化が可能であり、これによって薄膜配 線導体3を極めて高密度に形成することが可能となる。 【0023】なお、前記有機樹脂絶縁層2と薄膜配線導 体3とを交互に多層に配設して形成される多層配線部4 は最上層の有機樹脂絶縁層2aの除く各有機樹脂絶縁層 2の上面を中心線平均粗さ(Ra)で0.05μm≦R a≦5μmの粗面としておくと、有機樹脂絶縁層2と薄 30 膜配線導体3との接合及び上下に位置する有機樹脂絶縁 層2同士の接合を強固となすことができる。従って、前 記多層配線部4の各有機樹脂絶縁層2はその上面をエッ チング加工等によって粗し、中心線平均粗さ (Ra) で 0.  $05 \mu m \le Ra \le 5 \mu m$ の粗面としておくことが好 ましい。

【0024】また前記有機樹脂絶縁層2はその各々の厚みが100μmを越えると有機樹脂絶縁層2にフォトリソグラフィー技術を採用することによってスルーホール5を形成する際、エッチング加工時間が長くなって、スルーホール5を所望する鮮明な形状に形成するのが困難となり、また5μm未満となると有機樹脂絶縁層2の上面に上下に位置する有機樹脂絶縁層2の上面に上下に位置する有機樹脂絶縁層2の接合強度を上げるための粗面加工を施す際、有機樹脂絶縁層2に不要な下が形成され、上下に位置する薄膜配線導体3に不要な電気的短絡を招来してしまう危険性がある。従って、前記有機樹脂絶縁層2はその各々の厚みを5μm~100 に該内在応力によってバッド7から剥離し見い

【0025】更に前記多層配線部4の各薄膜配線導体3 性金属膜9の厚みはCはその厚みが1μm未満であると各薄膜配線導体3の電 50 おくことが好ましい。

気抵抗が大きなものとなって各薄膜配線導体3に所定の電気信号を伝達させることが困難なものとなり、また40μmを越えると薄膜配線導体3を有機樹脂絶縁層2に被着させる際に薄膜配線導体3の内部に大きな応力が内在し、該内在応力によって薄膜配線導体3が有機樹脂絶縁層2から剥離し易いものとなる。従って、前記多層配線部4の各薄膜配線導体3の厚みは1μm~40μmの範囲としておくことが好ましい。

【0026】前記有機樹脂絶縁層2と薄膜配線導体3とを交互に多層に積層して形成される多層配線部4は更 に、最上層の有機樹脂絶縁層2aの上面に薄膜配線導体3と電気的に接続しているボンディングバッド7が配設されている。

【0027】前記ボンディングパッド7は、その上部に 半導体素子等の能動部品や容量素子、抵抗器等の受動部 品から成る電子部品8が熱圧着等により接合され、これ によって半導体素子等の能動部品及び容量素子、抵抗器 等の受動部品が薄膜配線導体3に電気的に接続されるこ ととなる。

20 【0028】前記ポンディングバッド7は、薄膜配線導体2と同じ金属材料、具体的には銅、ニッケル、金、アルミニウム等の金属材料から成り、最上層の有機樹脂絶緑層2a上に薄膜配線導体3を形成する際に同時に前記薄膜配線導体3と電気的接続をもって形成される。

【0029】また前記ボンディングバッド7の露出する表面には図2に示す如くニッケルや金等から成る耐蝕性金属膜9が無電解めっき法により被着されており、該耐蝕性金属膜9によってボンディングバッド7が酸化腐食を受けるのを有効に防止するとともにボンディングバッド7に半導体素子等の能動部品や容量素子、抵抗器等の受動部品が強固に接合されるようになっている。

【0030】前記ボンディングパッド7への耐蝕性金属膜9の被着は、例えば、耐蝕性金属膜9がニッケルから成る場合、硫酸ニッケル40グラム/リットル、クエン酸ナトリウム24グラム/リットル、次亜リン酸ナトリウム20グラム/リットル、塩化アンモニウム5グラム/リットルから成るニッケルめっき浴にボンディングパッド7を浸漬し、ボンディングパッド7表面にニッケルを析出させることによって行われる。

【0031】前記ボンディングパッド7の表面に被着される耐蝕性金属膜9はその厚みが0.  $1\mu m \mu m$ 未満であるとボンディングパッド7の表面を耐蝕性金属膜9で完全に被覆するのが困難となり、また $10\mu m$ を越えるとボンディングパッド7の表面に耐蝕性金属膜9を被着させる際に耐蝕性金属膜9の内部に大きな応力が内在し、該内在応力によって耐蝕性金属膜9がボンディングパッド7から剥離し易いものとなる。従って、前記耐蝕性金属膜9の厚みは $0.1\mu m$ ~ $10\mu m$ 0範囲としておくことが好ましい。

【0032】更に前記ボンディングパッド7が形成され ている最上層の有機樹脂絶縁層2aはその上面の粗さ が、ボンディングパッド7の形成されている領域Aは中 心線平均粗き(R a )で0.05μm≦R a ≦5μm、 その他の領域BはRa<5μmとなっている。

【0033】前記ボンディングバッド7が形成されてい る最上層の有機樹脂絶縁層2aはそのボンディングバッ ド7の形成されている領域Aの表面粗さが中心線平均粗 さ(Ra)で0.05μm≦Ra≦5μmであり、適度 な粗さに粗れていることから最上層の有機樹脂絶縁層2 10 的にエッチング処理することによって行われる。 aとボンディングパッド7の接合面積が増大し、これに よってボンディングバッド7の最上層の有機樹脂絶縁層 2 a に対する接合強度が強いものとなり、ボンディング バッド7に半導体素子や容量素子等の電極を確実、強固 に接合させ、半導体素子等の電子部品8を薄膜配線導体 3に確実に電気的接続することが可能となる。

【0034】また前記最上層の有機樹脂絶縁層2aのボ ンディングパッド7が形成されている領域以外の領域B はその表面粗さが中心線平均粗さ(Ra)でRa<5 $\mu$ mとなっており、表面が平滑であることから最上層の有 20 機樹脂絶縁層2a表面に形成されているボンディングバ ッド7に耐蝕性金属膜9を無電解めっき法により被着さ せる際、耐蝕性の金属が最上層の有機樹脂絶縁層2a表 面に被着するととはなく、その結果、最上層の有機樹脂 絶縁層2a表面に被着する耐蝕性の金属によってボンデ ィングパッド7間が電気的に短絡し、多層配線基板とし ての機能が喪失することもない。

【0035】なお、前記最上層の有機樹脂絶縁層2aは ボンディングパッド7が形成されている領域Aの表面粗 きが中心線平均粗さ(Ra)でRa<0. 05μmとな 30 ると最上層の有機樹脂絶縁層2aに対するボンディング パッド7の接合強度が低下し、ボンディングパッド7に 半導体素子や容量素子等の電子部品8を熱圧着等により 接合する際、熱圧着等の応力によってボンディングバッ ド7が最上層の有機樹脂絶縁層2aより剥離してしま い、またRa>5μmとなると有機樹脂絶縁層2aの表 面の平滑性が損なわれ、ボンディングバッド7の微細形 成化が困難になるとともに有機樹脂絶縁層2aの強度が 大きく低下してしまう。従って、前記最上層の有機樹脂 絶縁層2aはボンディングパッド7が形成されている領 40 域Aの表面粗さが中心線平均粗さ(Ra)で0.05μ m≤Ra≤5µmの範囲に特定される。

【0036】また、前記最上層の有機樹脂絶糅層2aは ボンディングバッド7が形成されている領域以外の領域 Bの表面粗さが中心線平均粗さ(Ra)でRa≧5μm となると、ボンディングパッド7に耐蝕性の金属膜を無 電解めっき法により被着させる際、耐蝕性の金属が最上 層の有機樹脂絶縁層2a表面に被着して、該最上層の有 機樹脂絶縁層2a表面に形成されているボンディングバ ッド7間が電気的に短絡してしまう。従って、前記最上 50 層の有機樹脂絶縁層2aはボンディングパッド7が形成 されている領域以外の領域Bの表面粗さが中心線平均粗 さ(Ra)でRa<5μmに特定される。

【0037】更に前記最上層の有機樹脂絶縁層2aの表 面でボンディングパッド7が形成されている領域Aの表 面粗さを中心線平均粗さ(Ra)で0.05μm≦Ra ≦5 µm、その他の領域Bの表面粗さを中心線平均粗さ (Ra)でRa<5 µmとするには有機樹脂絶縁層2 a のボンディングパッド7が形成される領域Aのみを選択

【0038】かくして本発明の多層配線基板によれば、 最上層の有機樹脂絶縁層2a表面に設けたボンディング バッド7に半導体素子等の能動部品や容量素子、抵抗器 等の受動部品から成る電子部品8を熱圧着等により接合 させ、薄膜配線導体3に電子部品を電気的に接続させる ことによって半導体装置や混成集積回路装置となり、薄 膜配線導体3の一部を外部電気回路に接続させれば前記 半導体素子や容量素子等は外部電気回路に電気的に接続 されるとととなる。

【0039】なお、本発明は上述の実施例に限定される もではなく、本発明の要旨を逸脱しない範囲であれば種 々の変更は可能であり、例えば、上述の実施例において は基板 1 の上面のみに複数の有機樹脂絶縁層 2 と薄膜配 線導体3とを交互に多層に積層して形成される多層配線 部4を配設したが、該多層配線部4を基板1の下側のみ に設けても、上下の両面に設けてもよい。 [0040]

【発明の効果】本発明の多層配線基板によれば、絶縁基 板上に薄膜形成技術によって配線を形成したことから配 線の微細化が可能となり、配線を極めて高密度に形成す ることが可能となる。

【0041】また本発明の多層配線基板よれば、最上層 の有機樹脂絶縁層のボンディングバッドが形成されてい る領域の表面粗さを中心線平均粗さ(Ra)で0.05  $\mu$  m  $\leq$  R a  $\leq$  5  $\mu$  m、その他の領域の表面粗さを中心線 平均粗さ(Ra)でRa<5μmとしたことから最上層 の有機樹脂絶縁層にボンディングパッドを強固に接合さ せるこができるとともにボンディングバッドの表面に耐 蝕性の金属を無電解めっき法により被着させる際、最上 層の有機樹脂絶縁層表面に耐蝕性金属が被着しボンディ ングパッド間が電気的に短絡することはなく、これによ って各ボンディングパッド間の電気的絶縁を確実とし、 各ボンディングパッドに半導体素子や容量素子等の電極 を確実、強固に接合させ、半導体素子等の電子部品を薄 膜配線導体に確実に電気的接続することが可能となる。 【図面の簡単な説明】

【図1】本発明の多層配線基板の一実施例を示す断面図 である。

【図2】図1の要部拡大断面図である。

【符号の説明】

1・・・基板

2・・・有機樹脂絶縁層

2 a・・最上層の有機樹脂絶縁層

3 · · · 薄膜配線導体

4・・・多層配線部

\*6・・・スルーホール導体

7・・・ボンディングパッド

8・・・電子部品

9・・・耐蝕性金属膜

【図1】

【図2】

